

# Projektityöpaikka Metsähovissa / Project job in Metsähovi

Metsähovissa sijaitsee Suomen ainoa radioastronomiseen tutkimukseen käytettävä teleskooppi. Teemme laaja-alaista ja kansainvälisesti arvostettua radiotähtitieteen perustutkimusta. Kehitämme myös vastaanotinlaitteistoa, laajakajaistaisia tiedonkeruulaitteita ja tehtäviin soveltuvaa reaaliaikaista tiedonsiirtoa sekä useita tieteelliseen laskentaan liittyviä ohjelmistoja ja työkaluja.

**Haemme tietojenkäsittelytieteen ja/tai elektroniikan (FPGA) alan perus- tai jatko-opiskelijaa osallistumaan erilaisiin VLBI-kehittämisen- ja tutkimusprojekteihin. Sovimme työn sisällöstä tarkemmin oman henkilökohtaisen kiinnostuksesi ja erityisosaamisesi pohjalta.**

Tieteelliseen laskentaan liittyvissä projekteissa seuraavien ohjelmien ja ohjelmointikielten osaaminen on hyödyllistä: Matlab, C/C++, Python, Perl sekä Intel Performance Primitives -kirjasto ja GPU-näyttökorttilaskenta; FPGA-kehityksessä VHDL ja Xilinx-Simulink-tuntemus auttaa.

WWW: <http://www.metsahovi.fi/en/vlbi/> ; /ams2/ ; /vsib-docs/index ; /spec/index

Sijainti: Kylmälä, Veikkolan lähellä, yhteiskyyti Otaniemestä

Työ alkaa: sopimuksen mukaan/ syyskuun alussa

Työn kesto: sopimuksen mukaan

Ilmoitettu: 2010-23-06

Hakemukset ja lisätietoja : Ari Mujunen, [ari.mujunen@tkk.fi](mailto:ari.mujunen@tkk.fi), (09) 4283 2045 (lomalla 24.6.-4.7. ja 26.7.-15.8.)

The Metsähovi Radio Observatory operates the only radio astronomic telescope in Finland. We are internationally renowned for our fundamental research in radio astronomy. We also build receivers, develop wide-band data acquisition systems and real-time data streaming and are active in computational engineering projects, both local and international.

**We seek an undergrad or post-grad student to work in interesting local and international VLBI projects. Ideally, you have a background in computer science and/or electronics (FPGA).**

In our computing projects it can be an advantage if you are familiar with Matlab, C/C++, scripting and Intel IPP libraries or GPU computing; in FPGA development VHDL and Xilinx-Simulink knowledge is an advantage.

We can discuss the final topic and interesting tasks for your summer job based on your own interests and strengths.

WWW: <http://www.metsahovi.fi/en/vlbi/> ; /ams2/ ; /vsib-docs/index ; /spec/index

Location: Kylmälä, situated near Veikkola, with a common car transport from the Otaniemi campus

Position starts: beginning of September, optionally later

Length of employment: common agreement

Announced: 2010-23-06

Application and inquiries to: Ari Mujunen, [ari.mujunen@tkk.fi](mailto:ari.mujunen@tkk.fi), (09) 4283 2045 (on vacation 24.6.-4.7. and 26.7.-15.8.)

